



---

Fernando Castro Rodríguez es Licenciado en Física (en la especialidad de Electrónica) por la Universidad de Santiago de Compostela (2000) e Ingeniero en Electrónica por la Universidad Complutense de Madrid (2004). Obtuvo el título de Doctor por esta última Universidad en 2008, dentro del programa de doctorado en Ingeniería Informática, con la tesis titulada “Mecanismos para la gestión de accesos a memoria fuera de orden” dirigida por los profesores D. Chaver, L. Piñuel y M. Prieto.

Ha desempeñado su actividad docente de modo ininterrumpido desde el curso 2003-2004 hasta la actualidad, siempre dentro del departamento de Arquitectura de Computadores y Automática de la UCM, pasando por las categorías de becario FPI (2003-2005), Ayudante (2005-2009), Ayudante Doctor (2009-2013), Profesor Contratado Doctor (2013-2020) y Profesor Titular de Universidad, puesto que ocupa desde octubre de 2020. En dicho periodo ha impartido más de 15 asignaturas diferentes. Su actividad docente ha sido evaluada como excelente en los trienios 2014-2017 y 2017-2020 en el marco del programa DOCENTIA-UCM. Ha dirigido una tesis doctoral y actualmente se encuentra codirigiendo otras dos. Asimismo, ha dirigido 5 Trabajos Fin de Grado y 11 Trabajos Fin de Máster en las distintas titulaciones de la Facultad de Informática. Finalmente ha participado en 7 Proyectos de Innovación Docente, en múltiples cursos y seminarios de formación docente y cuenta también con varias publicaciones en congresos y revistas orientados a docencia.

En lo relativo a la actividad investigadora, Fernando Castro se ha focalizado en el diseño del procesador de bajo consumo, la gestión eficiente de la jerarquía de memoria (incluyendo las tecnologías de memoria no volátiles) y la planificación a nivel de sistema operativo en multiprocesadores heterogéneos. Ha participado desde 2003 en proyectos de investigación competitivos relacionados con la arquitectura de computadores y el diseño de sistemas (6 proyectos de ámbito nacional y uno autonómico), así como también en 5 contratos de investigación con distintas empresas, nacionales e internacionales, del ámbito de conocimiento señalado. Ha publicado más de 40 artículos de investigación, 14 de ellos en revistas indexadas en el *Journal Citation Report* (JCR), y otros 10 en congresos internacionales de reconocido prestigio incluidos en el índice GII-GRIN-SCIE. Actualmente tiene concedidos dos sexenios de investigación. Ha desempeñado también tareas de revisión de artículos para varias revistas internacionales indexadas en el JCR así como para congresos recogidos en el GII-GRIN-SCIE. Asimismo, ha realizado dos estancias de investigación en la Universidad de Rochester (Estados Unidos), dentro del grupo liderado por el Profesor Michael C. Huang.

En cuanto a su actividad de gestión, ha ocupado el cargo de Secretario del Departamento de Arquitectura de Computadores y Automática desde septiembre de 2015 hasta noviembre de 2020.